

|  |  |
| --- | --- |
| **Nastavni predmet:** | **GRAĐA RAČUNALA** |
| **Vježba: 9** | **Procesorski i memorijski moduli** |
| **Cilj vježbe**: | Osposobiti učenike da projektiraju procesorski sustav |

**Zadaci:**

1. Pomoću modula iz biblioteke Logisima projektirati 4-bitno paralelno zbrajalo i provjeriti rad na primjeru zbroja 1101 i 0111. U dekadskom sustavu u bilježnici provjeriti rezultate.
2. Pomoću modula iz biblioteke Logisima projektirati 2-bitnu aritmetičku sekciju koja izvršava četiri temeljne aritmetičke operacije. Funkcionalnost provjeriti na binarnim brojevima 10 i 01. U

dekadskom sustavu u bilježnici provjeriti rezultate.

1. Projektirati 2-bitnu logički sekciju za logičke operacije I i ILI. Funkcionalnost provjeriti na brojevima 01 i 10
2. Projektirati i simulirati sabirničku komunikaciju s 8 bita.
3. Projektirati memorijski modul ROM s 1024 memorijskih riječi duljine 8 bita. Koliki je kapacitet tog memorijskog modula? Upišite sadržaj na prve četiri memorijske lokacije i simulirajte

iščitavanje promjenom adrese.

1. Projektirati memorijski modul RAM s 8M memorijskih riječi duljine 8 bita. Koliki je kapacitet tog memorijskog modula? Simulirajte upisivanje podataka na prvih pet adresa promjenom adrese
2. Projektirati memorijski sustav od četiri memorijska modula RAM ukupnog kapaciteta 64MB. Svi moduli su jednakog kapaciteta i duljine memorijske riječi 8 bita.